

Solucionar problemas de SMAUG FPD "NOT READY" en NCS4K

Contenido

[Introducción](#)

[Resolución de problemas "SMAUG FPD NOT READY" en NCS4K](#)

Introducción

Este documento describe cómo corregir SMAUG - Dispositivo programable de campo (FPD) "NO PREPARADO" y los registros que deben recopilarse para el análisis de causa raíz (RCA).

Resolución de problemas "SMAUG FPD NOT READY" en NCS4K

Plataforma: NCS4K

Tarjeta: tarjeta de línea de 400 G - NCS4K-4H-OPW-QC2

Desencadenante probable: actualización de FPD y recarga de tarjeta, recarga de RP o conmutación

El problema se describe aquí:

```
Fri Jun 7 01:03:37.960 EDT
```

Location	Card type	Hwver	FPD device	ATR	Status	FPD Versions	
						Running	Programd
0/0	NCS4K-4H-OPW-QC2	0.1	SMAUG		NOT READY	0.08	0.08
0/4	NCS4K-4H-OPW-QC2	0.1	PLX-8750		RELOAD REQ	0.08	0.09
0/8	NCS4K-4H-OPW-QC2	0.1	CCC-FPGA		UPGRADING	0.26	
0/8	NCS4K-4H-OPW-QC2	0.1	PLX-8750		UPGRADING	0.08	
0/8	NCS4K-4H-OPW-QC2	0.1	Primary-ZYNQ	S	UPGRADING	3.18	
0/12	NCS4K-4H-OPW-QC2	0.1	CCC-FPGA		NEED UPGD	0.26	0.26
0/12	NCS4K-4H-OPW-QC2	0.1	PLX-8750		NEED UPGD	0.08	0.08
0/12	NCS4K-4H-OPW-QC2	0.1	Primary-ZYNQ	S	NEED UPGD	3.18	3.18
0/RP0	NCS4K-RP	0.1	BP-FPGA		NEED UPGD	3.17	
0/RP0	NCS4K-RP	0.1	CCC-FPGA	S	NEED UPGD	4.27	4.27
0/RP0	NCS4K-RP	0.1	CCC-Power-On	S	NEED UPGD	1.21	1.21

Se representa el estado problemático

Registros que deben recopilarse:

- Desde XR: `show tech-support statyshow tech-support slice-manager`
- Desde el administrador: `show tech-support slice-manager`, `show tech-support shelf_mgr`, `show tech-support ccc`, `show tech-support HBloss`
- Desde el XR: `dumpcore running grima_driver location`
- Desde la LC activa, obtenga los rastros para grima y dma. Realice los pasos del mensaje XR.

#attach location 0/1c0

Fri Jun 7 00:20:00.329 CDT

```
[xr-vm_node0_LC0_CPU0:~]$ export PS1=#
```

```
#lspci -vd:8bec
```

```
#grima_ltrace_show -A
```

```
#nl_dma_ltrace_show -A
```

Para recuperar el problema:

- En XR, compruebe el proceso para `grima_driver` y `slice_managery`, a continuación, reinícelos para la ubicación de LC activa.

```
show processes grima_driver location <0/LC0 or 0/LC1 - active LC>
```

```
show processes slice_manager location <0/LC0 or 0/LC1 - active LC>
```

```
Process restart grima_driver location <active LC>
```

```
Process restart slice_manger location <active LC>
```

Esto debe solucionar el problema en la mayoría de los casos.

Acerca de esta traducción

Cisco ha traducido este documento combinando la traducción automática y los recursos humanos a fin de ofrecer a nuestros usuarios en todo el mundo contenido en su propio idioma.

Tenga en cuenta que incluso la mejor traducción automática podría no ser tan precisa como la proporcionada por un traductor profesional.

Cisco Systems, Inc. no asume ninguna responsabilidad por la precisión de estas traducciones y recomienda remitirse siempre al documento original escrito en inglés (insertar vínculo URL).