

# 5 合 1 EIA/TIA-232 装配与引脚排列

## 目录

[简介](#)

[先决条件](#)

[要求](#)

[使用的组件](#)

[规则](#)

[EIA/TIA-232 电缆配件](#)

[EIA/TIA-232 DTE 电缆管脚排列 \( DB-60 到 DB-25 \)](#)

[EIA/TIA-232 DCE 电缆管脚排列 \( DB-60 到 DB-25 \)](#)

[相关信息](#)

## 简介

本文档介绍 EIA/TIA-232 电缆的装配和引脚布局 ( 数据终端设备 - DTE 和数据通信设备 - DCE )。

## 先决条件

### 要求

本文档没有任何特定的要求。

### 使用的组件

本文档不限于特定的软件和硬件版本。

本文档中的信息都是基于特定实验室环境中的设备编写的。本文档中使用的所有设备最初均采用原始 ( 默认 ) 配置。如果您使用的是真实网络，请确保您已经了解所有命令的潜在影响。

### 规则

有关文档规则的详细信息，请参阅 [Cisco 技术提示规则](#)。

## [EIA/TIA-232 电缆配件](#)

## [EIA/TIA-232 DTE 电缆管脚排列 \( DB-60 到 DB-25 \)](#)

**注意：**箭头指示信号方向：—>表示DTE到DCE，<—表示DCE到DTE。

60针*1*	信号	描述	方向	25 引脚	信号
J1-50 J1-51 J1-52	MODE_0 GND MODE_DCE	Shorting Group	—	—	—
J1-46	屏蔽 GND	单一	—	J2-1	屏蔽 GND
J1-41 屏蔽	TxD/RxD--	5号绞线	-->--	J2-2 屏蔽	RxD —
J1-36 屏蔽	RxD/TxD--	9号绞线	<—	J2-3 屏蔽	RxD —
J1-42 屏蔽	RTS/CTS--	4号绞线	-->--	J2-4 屏蔽	RTS —
J1-35 屏蔽	CTS/RTS--	10号绞线	<—	J2-5 屏蔽	CTS —
J1-34 屏蔽	DSR/DTR--	11号绞线	<—	J2-6 屏蔽	DSR —
J1-45 屏蔽	电路 GND--	1号绞线	—	J2-7 屏蔽	电路 GND--
J1-33 屏蔽	DCD/LL--	12号绞线	<—	J2-8 屏蔽	DCD —
J1-37 屏蔽	TxC/NIL--	8号绞线	<—	J2-15 屏蔽	TxC —
J1-38 屏蔽	TxC/TxCE —	7号绞线	<—	J2-17 屏蔽	RxC —
J1-44 屏蔽	LL/DCD--	2号绞线	-->--	J2-18 屏蔽	LTST —
J1-43 屏蔽	DTR/DSR--	3号绞线	-->--	J2-20 屏蔽	DTR —
J1-39 屏蔽	TxCE/TxC--	6号绞线	-->--	J2-24 屏蔽	TxCE —
*1*未引用的任何PIN均未连接。					

## [EIA/TIA-232 DCE 电缆管脚排列 \( DB-60 到 DB-25 \)](#)

注意：箭头指示信号方向：—>表示DTE到DCE，<—表示DCE到DTE。

60针*1*	信号	描述	方向	25 引脚	信号
J1-50 J1-51	MODE_0 GND	Shorting Group	—	—	—
J1-46	屏蔽 GND	单一	—	J2-1	屏蔽 GND
J1-36 屏蔽	RxD/TxD--	9号绞线	<—	J2-2 屏蔽	TxD —
J1-41 屏蔽	TxD/RxD--	5号绞线	-->--	J2-3 屏蔽	RxD —

J1-35 屏蔽	CTS/RTS--	10号绞线	←—	J2-4 屏蔽	RTS —
J1-42 屏蔽	RTS/CTS--	4号绞线	-->--	J2-5 屏蔽	CTS —
J1-43 屏蔽	DTR/DSR--	3号绞线	-->--	J2-6 屏蔽	DSR —
J1-45 屏蔽	电路 GND--	1号绞线	—	J2-7 屏蔽	电路 GND
J1-44 屏蔽	LL/DCD--	2号绞线	-->--	J2-8 屏蔽	DCD —
J1-39 屏蔽	TxCE/TxC--	7号绞线	-->--	J2-15 屏蔽	TxC —
J1-40 屏蔽	NIL/RxC--	6号绞线	-->--	J2-17 屏蔽	RxC —
J1-33 屏蔽	DCD/LL--	12号绞线	←—	J2-18 屏蔽	LTST —
J1-34 屏蔽	DSR/DTR--	11号绞线	←—	J2-20 屏蔽	DTR —
J1-38 屏蔽	RxC/TxCE--	8号绞线	←—	J2-24 屏蔽	TxCE —
*1*未引用的任何PIN均未连接。					

## 相关信息

- [连接串行网络模块](#)
- [技术支持和文档 - Cisco Systems](#)