

Problemen met Triaging Platform - afhankelijke (PD) kwesties analyseren

Inhoud

[Inleiding](#)

[Te verzamelen loggen](#)

[Te verzamelen basisdocumenten](#)

[HeartBeat Miss Logs](#)

[Verwante EOBC/EPC-documenten](#)

[Fabric-gerelateerd](#)

[Slice Manager](#)

[MPA Manager](#)

[LED](#)

[PD-installatie](#)

[Details](#)

[Analyse met behulp van card-mg-logs](#)

[TechTraining gebruiken om offline analyse te doen](#)

[Decode offline op Ads Server](#)

[Identificeer het primaire SC en primaire SUP](#)

[Post-codes ophalen bij Primair SC](#)

[Event-historie vanuit het primaire RP-standpunt:](#)

[voorbeeld Triage Scenarios](#)

[Hoe je Satori Lineup kunt verwijderen, bewerken en bouwen?](#)

[Opdracht om de Kernel te bouwen](#)

[Hoe de wijzigingen voor verschillende klompen aan te brengen en het te compileerd te krijgen?](#)

[Vaste kaarten voor Fretta - HW en FPGA - specificaties](#)

Inleiding

Dit document beschrijft de richtlijnen hoe u de basisoorzaken van platform-afhankelijke kwesties op de Fretta (NCS 5500) familie van routers kunt analyseren en vinden.

Te verzamelen loggen

Verzamel voor alle platform-afhankelijke triges de onderstaande stammen. Afhankelijk van het vermoedelijke component- of functionaliteit gebied, verzamelt u andere stammen naast de basisstammen, zoals aangegeven in de onderstaande subsecties.

Te verzamelen basisdocumenten

- demonstreren
- technische schouwspel
- technische kaart weergeven

- Tech-shelf tonen
- toontechnologie
- toontechnologie obfl

HeartBeat Miss Logs

- show tech-hartslag-misser

Verwante EOBC/EPC-documenten

Zie de specifieke problemen van trage EOBC/EPC.

- toonbeeld van technische controle-ethernet

Fabric-gerelateerd

- technische stoffen van xrvn tonen

Slice Manager

- technische ondersteuning voor show sdr_mgr
- installatie van technische ondersteuning voor show
- technische ondersteuning voor show
- technische ondersteuning voor show
- technische ondersteuning tonen
- gezondheid van controller
- perronplakken tonen

MPA Manager

- technische ondersteuning voor show-contramgr

LED

- show tech-support envmon
- technische ondersteuning tonen
- alarmeren tonen
- show
- omgeving tonen

Raadpleeg deze koppelingen voor meer informatie over LED en status.

PD-installatie

Raadpleeg het gedeelte over de aanhangige PD-installatie

Details

Analyse met behulp van card-mg-logs

- Neem enige tijd om de gedetailleerde wiki voor kaartbeheer bij te wonen op
- Om elk platformprobleem te debug te **spelen**, moet u **technische** sporen **tonen**, technische kaart **tonen** en **tech shelf_mgr** loggen om te begrijpen wat er aan de hand is.
- **laat de kaart opnieuw opstarten en zoeken naar een kaartlocatie** <> vanuit shelf_mgr-logboeken de herstartgeschiedenis van de kaart zien.
- **geef controllers kaart-Geef gebeurtenis-historie korte locatie** <> en **toon controllers kaart-Geef de gebeurtenis-historie details locatie** <> van **show tech card-mgr** logboeken meer informatie over de card-mgr fsm state machine details.
- Als een kaart niet opstart, moet u de geschiedenis van de gebeurtenissen voor die kaart bekijken en op basis van welke status/gebeurtenis de kaart klem zit/faalt, moet u dit controleren met het geprogrammeerde, het PD-installeren of het kaartschermstandpunt. Elke gebeurtenis heeft een bijbehorende postcode, die aanwijzingen voor de FSM-beweging geeft.

Opmerking: Als een lijnkaart niet opstart en naar FOUT/FAILED status gaat, moet u na het opnieuw laden van de kaart verbinding maken met de lijnkaartconsole. Dit helpt je te begrijpen waarom de lijnkaart niet kan worden opgestart. **show tech** kan geen logbestanden van een mislukte lijnkaart verzamelen .

Raadpleeg de hierboven genoemde wiki voor **kaarten** om de betekenis van de specifieke staat, gebeurtenis en postcodegegevens te begrijpen. Raadpleeg ook het **sms**-bestand van **kaartbeheer** op **calvados/dc_common_pkg/drivers/card_mgr/card_mgr_fsm.smil**. Dit bestand bevat een goede beschrijving van de FSM-staten, gebeurtenissen en staatstransitie.

Hier is een voorbeeld van het korte output van de gebeurtenis-geschiedenis van een werkcase wanneer een LC koudreset is:

```
sysadmin-vm:0_RP0# show controller card-mgr event-history brief location 0/1
Mon Dec 16 14:47:58.974 UTC+00:00
```

```
Card Event History for: 0/1
```

```
Card Event History as seen by Master (0/RP0)
Current State: CARD_READY
```

```
DATE TIME (UTC) STATE EVENT
-----
12/16 14:46:51.116 WAIT_CARD_INFO ev_card_info_synced
12/16 14:46:06.990 WAIT_SYSADMIN_VM_READY ev_sysadmin_vm_booted
12/16 14:45:57.375 HOST_OS_RUNNING ev_sysadmin_vm_started
12/16 14:45:39.554 BOOTLDR_STARTED ev_host_os_started
12/16 14:44:22.746 CARD_POWERED_ON ev_bootldr_started
12/16 14:44:19.142 IOFPGA_BOOTED ev_dml_power_up_ok
12/16 14:44:12.825 IOFPGA_RESET_CHECK ev_inserted
12/16 14:44:12.325 CARD_IN_RESET ev_removed
12/16 14:44:10.224 PROCESS_PENDING_RESET if_pending_cold_reset_req
12/16 14:44:10.224 SYSADMIN_VM_GOING_DOWN ev_host_halting_os
12/16 14:43:50.258 SYSADMIN_VM_GOING_DOWN ev_cold_reset_req
12/16 14:43:34.275 CARD_READY ev_sysadmin_vm_shutdown
12/16 11:11:55.291 OIR_INSERT_NOTIF if_card_local_init_done
12/16 11:11:55.290 IDLE ev_card_info_synced
```

Voorbeeld van gebeurtenis-geschiedenis gedetailleerde output:

```
sysadmin-vm:0_RP0# show controller card-mgr event-history detail location 0/1
Mon Dec 16 14:49:20.850 UTC+00:00
```

```
Card Event History for: 0/1
```

```
Card Event History as seen by Master (0/RP0)
```

```
Event buffer info:
```

```
Total number of events recorded: 14
```

```
Number of events available for display: 14
```

```
Current State: CARD_READY
```

```
EVENT #: 13 (record index = 13)
```

```
TIMESTAMP: 2019/12/16 14:46:51.116090 UTC
```

```
STATE: WAIT_CARD_INFO
```

```
EVENT: ev_card_info_synced
```

```
EVENT DESC: Card info of the remote node has been received
```

```
EVENT #: 12 (record index = 12)
```

```
TIMESTAMP: 2019/12/16 14:46:06.990465 UTC
```

```
STATE: WAIT_SYSADMIN_VM_READY
```

```
EVENT: ev_sysadmin_vm_booted
```

```
EVENT DESC: SysAdmin VM has booted
```

```
EVENT #: 11 (record index = 11)
```

```
TIMESTAMP: 2019/12/16 14:45:57.375813 UTC
```

```
STATE: HOST_OS_RUNNING
```

```
EVENT: ev_sysadmin_vm_started
```

```
EVENT DESC: SysAdmin VM has been started from host
```

```
EVENT #: 10 (record index = 10)
```

```
TIMESTAMP: 2019/12/16 14:45:39.554589 UTC
```

```
STATE: BOOTLDR_STARTED
```

```
EVENT: ev_host_os_started
```

```
EVENT DESC: Host OS has started booting
```

```
EVENT #: 9 (record index = 9)
```

```
TIMESTAMP: 2019/12/16 14:44:22.746147 UTC
```

```
STATE: CARD_POWERED_ON
```

```
EVENT: ev_bootldr_started
```

```
EVENT DESC: Bootloader on the card has started booting
```

```
EVENT #: 8 (record index = 8)
```

```
TIMESTAMP: 2019/12/16 14:44:19.142021 UTC
```

```
STATE: IOFPGA_BOOTED
```

```
EVENT: ev_dml_power_up_ok
```

```
EVENT DESC: I/O FPGA indicating power domain 1 was successfully powered up
```

```
EVENT #: 7 (record index = 7)
```

```
TIMESTAMP: 2019/12/16 14:44:12.825682 UTC
```

```
STATE: IOFPGA_RESET_CHECK
```

```
EVENT: ev_inserted
```

```
EVENT DESC: Card inserted into the chassis or I/O FPGA booted
```

```
EVENT #: 6 (record index = 6)
```

```
TIMESTAMP: 2019/12/16 14:44:12.325703 UTC
```

```
STATE: CARD_IN_RESET
```

```
EVENT: ev_removed
```

```
EVENT DESC: Card removed from chassis or I/O FPGA was power cycled
```

```
EVENT #: 5 (record index = 5)
```

```
TIMESTAMP: 2019/12/16 14:44:10.224354 UTC
```

STATE: PROCESS_PENDING_RESET
EVENT: if_pending_cold_reset_req

EVENT #: 4 (record index = 4)
TIMESTAMP: 2019/12/16 14:44:10.224343 UTC
STATE: SYSADMIN_VM_GOING_DOWN
EVENT: ev_host_halting_os
EVENT DESC: Host is performing halting of OS

EVENT #: 3 (record index = 3)
TIMESTAMP: 2019/12/16 14:43:50.258016 UTC
STATE: SYSADMIN_VM_GOING_DOWN
EVENT: ev_cold_reset_req
EVENT DESC: Client request to cold reset the card (I/O FPGA is also power-cycled)

EVENT #: 2 (record index = 2)
TIMESTAMP: 2019/12/16 14:43:34.275167 UTC
STATE: CARD_READY
EVENT: ev_sysadmin_vm_shutdown
EVENT DESC: SysAdmin VM shutdown operation has started

EVENT #: 1 (record index = 1)
TIMESTAMP: 2019/12/16 11:11:55.291184 UTC
STATE: OIR_INSERT_NOTIF
EVENT: if_card_local_init_done

EVENT #: 0 (record index = 0)
TIMESTAMP: 2019/12/16 11:11:55.290959 UTC
STATE: IDLE
EVENT: ev_card_info_synced
EVENT DESC: Card info of the remote node has been received

Voorbeeld van postcodes waargenomen op Primair SC en Primair SUP:

Identificeer het nummer van de fysieke sleuf van de kaart in kwestie en het primaire SC en SUP van deze uitvoer:

locatienummer 0/1 fysieke sleuf is 2 (ID-kolom), Primair SC is 0/SC0 en Primaire SUP is 0/RP0.

```
sysadmin-vm:0_RP0# show controller card-mgr inventory summary
```

```
Mon Dec 16 14:50:50.810 UTC+00:00
```

```
Card Manager Inventory Summary :
```

```
BP HW
```

```
Location Card Type ID Serial Number Ver Card State
```

```
-----  
0/1 NC55-32T16Q4H-AT 2 JAE233813G2 0.302 CARD_READY  
0/2 NC55-12X100GE-PROT 3 SAL1918EF3S 0.203 CARD_READY  
0/FC1 NC55-5504-FC 22 JAE210600VD 0.3 CARD_READY  
0/FC3 NC55-5504-FC 24 JAE210600XV 0.3 CARD_READY  
0/FC5 NC55-5504-FC 26 JAE210600VX 0.3 CARD_READY  
0/RP0 NC55-RP (Master) 27 SAL2044VUZT 1.0 CARD_READY  
0/RP1 NC55-RP (Slave) 28 SAL1916DT8B 0.2040 CARD_READY  
0/SC0 NC55-SC (Master) 29 SAL2046W07E 1.6 CARD_READY
```

Gebruik deze opdracht om de postcodelijst voor lijnkaart 0/1 te kiezen:

```
sysadmin-vm:0_RP0# show controller card-mgr trace cmgr_isr location 0/SC0 | inc "slot 2" | inc  
changed
```

```
Mon Dec 16 14:56:27.355 UTC+00:00
```

```
2019-12-16:11.14.44.916211712:[ISR]: POST Code for slot 2 changed to 0xa0
```

```
2019-12-16:11.14.44.916268544:[ISR]: POST Code for slot 22 changed to 0x54
```

2019-12-16:11.14.44.916295168:[ISR]: POST Code for slot 24 changed to 0x54
2019-12-16:11.14.44.916321280:[ISR]: POST Code for slot 26 changed to 0x54
2019-12-16:11.14.44.916347392:[ISR]: POST Code for slot 27 changed to 0xa0
2019-12-16:11.14.44.916373504:[ISR]: POST Code for slot 28 changed to 0xa0
2019-12-16:11.15.03.646569472:[ISR]: POST Code for slot 26 changed to 0xa0
2019-12-16:11.15.04.748022272:[ISR]: POST Code for slot 22 changed to 0xa0
2019-12-16:11.15.14.266484736:[ISR]: POST Code for slot 24 changed to 0xa0
2019-12-16:11.18.11.489846272:[ISR]: POST Code for slot 2 changed to 0x1e
2019-12-16:11.18.12.491101184:[ISR]: POST Code for slot 2 changed to 0xa0
2019-12-16:11.22.30.391535104:[ISR]: POST Code for slot 2 changed to 0x1e
2019-12-16:11.22.31.492875776:[ISR]: POST Code for slot 2 changed to 0xa0
2019-12-16:11.26.49.407702016:[ISR]: POST Code for slot 2 changed to 0x1e
2019-12-16:11.26.50.509097472:[ISR]: POST Code for slot 2 changed to 0xa0
2019-12-16:11.31.08.408430592:[ISR]: POST Code for slot 2 changed to 0x1e
2019-12-16:11.31.09.409682432:[ISR]: POST Code for slot 2 changed to 0xa0
2019-12-16:11.35.26.315185152:[ISR]: POST Code for slot 2 changed to 0x1e
2019-12-16:11.35.27.416556032:[ISR]: POST Code for slot 2 changed to 0xa0
2019-12-16:11.39.45.310315520:[ISR]: POST Code for slot 2 changed to 0x1e
2019-12-16:11.39.46.311528448:[ISR]: POST Code for slot 2 changed to 0xa0
2019-12-16:11.44.04.337517056:[ISR]: POST Code for slot 2 changed to 0x1e
2019-12-16:11.44.05.338741248:[ISR]: POST Code for slot 2 changed to 0xa0
2019-12-16:11.48.23.232193024:[ISR]: POST Code for slot 2 changed to 0x1e
2019-12-16:11.48.24.333538304:[ISR]: POST Code for slot 2 changed to 0xa0
2019-12-16:11.52.41.234022400:[ISR]: POST Code for slot 2 changed to 0x1e
2019-12-16:11.52.43.336457728:[ISR]: POST Code for slot 2 changed to 0xa0
2019-12-16:11.57.00.153080320:[ISR]: POST Code for slot 2 changed to 0x1e
2019-12-16:11.57.01.254410752:[ISR]: POST Code for slot 2 changed to 0xa0
2019-12-16:12.01.19.178457600:[ISR]: POST Code for slot 2 changed to 0x1e
2019-12-16:12.01.20.179703296:[ISR]: POST Code for slot 2 changed to 0xa0
2019-12-16:12.05.38.203790336:[ISR]: POST Code for slot 2 changed to 0x1e
2019-12-16:12.05.39.205028864:[ISR]: POST Code for slot 2 changed to 0xa0
2019-12-16:12.09.57.103055360:[ISR]: POST Code for slot 2 changed to 0x1e
2019-12-16:12.09.58.204383232:[ISR]: POST Code for slot 2 changed to 0xa0
2019-12-16:12.14.15.027237888:[ISR]: POST Code for slot 2 changed to 0x1e
2019-12-16:12.14.16.128579072:[ISR]: POST Code for slot 2 changed to 0xa0
2019-12-16:12.18.34.047417856:[ISR]: POST Code for slot 2 changed to 0x1e
2019-12-16:12.18.35.148794880:[ISR]: POST Code for slot 2 changed to 0xa0
2019-12-16:12.22.53.047706624:[ISR]: POST Code for slot 2 changed to 0x1e
2019-12-16:12.22.54.048883200:[ISR]: POST Code for slot 2 changed to 0xa0
2019-12-16:12.27.12.054199808:[ISR]: POST Code for slot 2 changed to 0x1e
2019-12-16:12.27.13.055494656:[ISR]: POST Code for slot 2 changed to 0xa0
2019-12-16:12.31.30.979380224:[ISR]: POST Code for slot 2 changed to 0x1e
2019-12-16:12.31.32.080705024:[ISR]: POST Code for slot 2 changed to 0xa0
2019-12-16:12.35.48.888316416:[ISR]: POST Code for slot 2 changed to 0x1e
2019-12-16:12.35.49.989663744:[ISR]: POST Code for slot 2 changed to 0xa0
2019-12-16:12.40.07.891782144:[ISR]: POST Code for slot 2 changed to 0x1e
2019-12-16:12.40.08.993085440:[ISR]: POST Code for slot 2 changed to 0xa0
2019-12-16:12.44.26.908366848:[ISR]: POST Code for slot 2 changed to 0x1e
2019-12-16:12.44.27.909621760:[ISR]: POST Code for slot 2 changed to 0xa0
2019-12-16:12.48.45.918578176:[ISR]: POST Code for slot 2 changed to 0x1e
2019-12-16:12.48.46.919841792:[ISR]: POST Code for slot 2 changed to 0xa0
2019-12-16:12.53.03.837281280:[ISR]: POST Code for slot 2 changed to 0x1e
2019-12-16:12.53.04.838517248:[ISR]: POST Code for slot 2 changed to 0xa0
2019-12-16:12.57.22.831639552:[ISR]: POST Code for slot 2 changed to 0x1e
2019-12-16:12.57.23.832911360:[ISR]: POST Code for slot 2 changed to 0xa0
2019-12-16:13.01.41.833031680:[ISR]: POST Code for slot 2 changed to 0x1e
2019-12-16:13.01.42.834268672:[ISR]: POST Code for slot 2 changed to 0xa0
2019-12-16:13.06.00.740024320:[ISR]: POST Code for slot 2 changed to 0x1e
2019-12-16:13.06.01.841394688:[ISR]: POST Code for slot 2 changed to 0xa0
2019-12-16:13.10.19.768019968:[ISR]: POST Code for slot 2 changed to 0x1e
2019-12-16:13.10.20.769302528:[ISR]: POST Code for slot 2 changed to 0xa0
2019-12-16:13.14.37.655355392:[ISR]: POST Code for slot 2 changed to 0x1e
2019-12-16:13.14.38.756755456:[ISR]: POST Code for slot 2 changed to 0xa0
2019-12-16:13.18.56.655229952:[ISR]: POST Code for slot 2 changed to 0x1e

2019-12-16:13.18.57.756587520:[ISR]: POST Code for slot 2 changed to 0xa0
2019-12-16:13.23.15.658801664:[ISR]: POST Code for slot 2 changed to 0x1e
2019-12-16:13.23.16.660048384:[ISR]: POST Code for slot 2 changed to 0xa0
2019-12-16:13.27.34.655034880:[ISR]: POST Code for slot 2 changed to 0x1e
2019-12-16:13.27.35.656287232:[ISR]: POST Code for slot 2 changed to 0xa0
2019-12-16:13.31.53.652897792:[ISR]: POST Code for slot 2 changed to 0x1e
2019-12-16:13.31.54.654104576:[ISR]: POST Code for slot 2 changed to 0xa0
2019-12-16:13.36.11.558914560:[ISR]: POST Code for slot 2 changed to 0x1e
2019-12-16:13.36.12.560167424:[ISR]: POST Code for slot 2 changed to 0xa0
2019-12-16:13.40.30.568370688:[ISR]: POST Code for slot 2 changed to 0x1e
2019-12-16:13.40.31.569627136:[ISR]: POST Code for slot 2 changed to 0xa0
2019-12-16:13.44.49.468186112:[ISR]: POST Code for slot 2 changed to 0x1e
2019-12-16:13.44.50.571635712:[ISR]: POST Code for slot 2 changed to 0xa0
2019-12-16:13.49.08.482063360:[ISR]: POST Code for slot 2 changed to 0x1e
2019-12-16:13.49.09.583393280:[ISR]: POST Code for slot 2 changed to 0xa0
2019-12-16:13.53.26.395422208:[ISR]: POST Code for slot 2 changed to 0x1e
2019-12-16:13.53.27.496771584:[ISR]: POST Code for slot 2 changed to 0xa0
2019-12-16:13.57.45.399475712:[ISR]: POST Code for slot 2 changed to 0x1e
2019-12-16:13.57.46.500909568:[ISR]: POST Code for slot 2 changed to 0xa0
2019-12-16:14.02.04.405213184:[ISR]: POST Code for slot 2 changed to 0x1e
2019-12-16:14.02.05.406433280:[ISR]: POST Code for slot 2 changed to 0xa0
2019-12-16:14.06.23.417884672:[ISR]: POST Code for slot 2 changed to 0x1e
2019-12-16:14.06.24.419138048:[ISR]: POST Code for slot 2 changed to 0xa0
2019-12-16:14.10.42.329566720:[ISR]: POST Code for slot 2 changed to 0x1e
2019-12-16:14.10.43.430938112:[ISR]: POST Code for slot 2 changed to 0xa0
2019-12-16:14.15.00.253901824:[ISR]: POST Code for slot 2 changed to 0x1e
2019-12-16:14.15.01.355243520:[ISR]: POST Code for slot 2 changed to 0xa0
2019-12-16:14.19.19.247721472:[ISR]: POST Code for slot 2 changed to 0x1e
2019-12-16:14.19.20.349063680:[ISR]: POST Code for slot 2 changed to 0xa0
2019-12-16:14.23.38.254869504:[ISR]: POST Code for slot 2 changed to 0x1e
2019-12-16:14.23.39.256110592:[ISR]: POST Code for slot 2 changed to 0xa0
2019-12-16:14.27.57.261724160:[ISR]: POST Code for slot 2 changed to 0x1e
2019-12-16:14.27.58.262965760:[ISR]: POST Code for slot 2 changed to 0xa0
2019-12-16:14.32.15.158858240:[ISR]: POST Code for slot 2 changed to 0x1e
2019-12-16:14.32.17.261378560:[ISR]: POST Code for slot 2 changed to 0xa0
2019-12-16:14.36.34.186439168:[ISR]: POST Code for slot 2 changed to 0x1e
2019-12-16:14.36.35.187675648:[ISR]: POST Code for slot 2 changed to 0xa0
2019-12-16:14.40.53.126042624:[ISR]: POST Code for slot 2 changed to 0x1e
2019-12-16:14.40.54.227419648:[ISR]: POST Code for slot 2 changed to 0xa0
2019-12-16:14.43.33.504493568:[ISR]: POST Code for slot 2 changed to 0xa1
2019-12-16:14.44.09.450505728:[ISR]: POST Code for slot 2 changed to 0x73
2019-12-16:14.44.18.369435136:[ISR]: POST Code for slot 2 changed to 0x1b
2019-12-16:14.44.21.973499392:[ISR]: POST Code for slot 2 changed to 0xe0
2019-12-16:14.44.45.599875072:[ISR]: POST Code for slot 2 changed to 0xe1
2019-12-16:14.45.26.660646400:[ISR]: POST Code for slot 2 changed to 0xe3
2019-12-16:14.45.28.064965632:[ISR]: POST Code for slot 2 changed to 0xe2
2019-12-16:14.45.30.167515648:[ISR]: POST Code for slot 2 changed to 0xe4
2019-12-16:14.45.33.070848000:[ISR]: POST Code for slot 2 changed to 0xe6
2019-12-16:14.45.38.777229312:[ISR]: POST Code for slot 2 changed to 0x50
2019-12-16:14.45.56.597211648:[ISR]: POST Code for slot 2 changed to 0x54
2019-12-16:14.46.06.211475968:[ISR]: POST Code for slot 2 changed to 0xa0
2019-12-16:14.46.14.720887296:[ISR]: POST Code for slot 2 changed to 0x17
2019-12-16:14.46.15.822237696:[ISR]: POST Code for slot 2 changed to 0xa0
2019-12-16:14.48.29.977753088:[ISR]: POST Code for slot 2 changed to 0x1e
2019-12-16:14.48.31.079104512:[ISR]: POST Code for slot 2 changed to 0xa0
2019-12-16:14.52.48.986328576:[ISR]: POST Code for slot 2 changed to 0x1e
2019-12-16:14.52.49.987563520:[ISR]: POST Code for slot 2 changed to 0xa0

TechTraining gebruiken om offline analyse te doen

Decode offline op Ads Server

1. Kopieer het archief van de show tech naar een folder op uw advertentieserver.
2. Onteer de inhoud van het archief met behulp van - **tar zxvf showtech-ctrace-admin-2019-Nov-06.174210.UTC.tgz**
3. **cd showtech-ctrace-admin-2019-nov-06.174210.UTC**
4. Gebruik deze opdracht om de sporen voor card_mgr proces te decoderen onder directory **cmgr: /gebruikers/gonaidu/bin/showtech_ct_dec -d cmgr-p card_mgr**
5. **cd cmgr**

Opmerking: gedecodeerde logbestanden met csporen bevinden zich in de lokale tijdzone - Als de decode is uitgevoerd op de server van Bangalore ADS, zijn de sporen gebaseerd op IST-tijdzone. Houd dit in gedachten terwijl u de routerlogbestanden en offline gedecodeerde sporenlogbestanden vergelijkt.

Identificeer het primaire SC en primaire SUP

Gebruik "grep "Master Rol" *" onder cmgr-map:

```
card_mgr.0_RP0:299:2019-02-
22:07.35.38.709224844:2580:calvados/dc_common_pkg/drivers/card_mgr/src/card_mgr_main.c:1539:main
:cmgr_main:MAIN_HW_ARB_RESULT:[MAIN]: HW Arbitration Result = Master Role
card_mgr.0_SC0:96:2019-04-
06:19.04.34.500975616:1976:calvados/dc_common_pkg/drivers/card_mgr/src/card_mgr_main.c:1539:main
:cmgr_main:MAIN_HW_ARB_RESULT:[MAIN]: HW Arbitration Result = Master Role
```

Post-codes ophalen bij Primair SC

Gebruik deze opdracht om postcodes voor LC 0/1 te krijgen: **grop "sleuf 2" kaart_gmr.0_SC0 | Grip gewijzigd**

```
2019-04-
06:19.04.34.759844864:1976:calvados/dc_common_pkg/drivers/card_mgr/src/card_mgr_interrupt.c:256:
iofpga_check_card_post_code_change:cmgr_isr:ISR_CARD_POST_CODE_CHANGED:[ISR]: POST Code for slot
2 changed to 0xa0
```

Event-historie vanuit het primaire RP-standpunt:

GROP RAPI_NOTIFY_CARD_POST_CODE_CB-kaart_GUR.0_RP0 | "0V1"

```
2019-04-
06:19.04.40.665774834:2589:calvados/dc_common_pkg/drivers/card_mgr/src/card_mgr_rack_service.c:1
919:cmgr_rack_notify_card_post_code_change_cb:cmgr_rack_capi:RAPI_NOTIFY_CARD_POST_CODE_CB:[RAC
K CAPI]: 0/1 - CAPI cmgr_rack_notify_card_post_code_change_cb, client card_mgr
(PID=1976,hdl=0x7f7c880ff728,slot=29)
```

voorbeeld Triage Scenarios

- CPU-ingang voor kaartbeheer:

- Slik niet omhoog bij LC-herlading-Potenza 10c

Hoe je Satori Lineup kunt verwijderen, bewerken en bouwen?

Er kunnen meerdere lijnen naast elkaar bestaan. Om de juiste satori lineup/devline te kennen, moet de sysadmin linux deze opdracht uitvoeren.

```
cat /etc/build-info.txt
```

Zo krijg je de output

```
### Thirdparty Information
```

```
SDK arm /auto/exr-yocto/SDK/WRL7/Fretta/REL0109/arm/kvm-host-arm-sdk.tgz
```

```
SDK x86_64 /auto/exr-yocto/SDK/WRL7/Fretta/REL0109/x86_64/kvm-host-x86_64-sdk.tgz
```

```
Refpoint = thirdparty/opensource/release@tp-main/289
```

```
Hostname      : calcium-99.cisco.com
```

```
Workspace     : /nobackup/hetsoi/satori-wrl7.release.20191209/target-n9000-gdb
```

```
Source Base   : ssh://wwwin-git-sjc-2/git/thinstack/satori.git
```

```
Devline      : cisco-xr-wr7
```

```
Devline Ver   : f53915539d9ca49d3dedec0882ee4eb12a408956
```

```
Devline Type  : GIT Repository
```

Here Devline 'cisco-xr-wr7' should be used.

Before pulling the view, setup your environment

Stap 2. Zorg ervoor dat deze ingang in uw IT-configuratiebestand aanwezig is; **~/gitfig**

[van toepassing]

witruimte = niet waarschuwen

negatieve spionage = verandering

Stap 3. Gebruik deze opdracht om uw omgeving in te stellen voordat u een activiteit uitvoert

`bron/auto/exr-yocto/tools/scripts/set_yocto_env`

Stap 4. Gebruik deze opdracht om de weergave te trekken.

`acme pull-sb ios_ena-dev cisco-xr-wr7 -plat geen`

Stap 5. Start de onderstaande opdracht in uw schaal

`ongestel CDPATH`

Opdracht om de Kernel te bouwen

Stap 1. Navigeer naar satori folder en voer deze opdracht uit.

`scripts/xr/build-release.sh`

Stap 2. Zodra de kern met succes is gebouwd, past het de cisco-specifieke patches op diverse `.c`- en `.h`-bestanden en code op dit pad toe voor codesleutel.

`satori/target-n9000-gdb/bitbake_building/tmp/work/n9000_gdb-wrs-linux/`

Opmerking: je moet hier geen permanente verandering aanbrengen om gereflecteerd te worden in je binaire structuur, omdat dit een locatie is die overschreven zal worden in het volgende gebouw. Code op deze locatie dient te worden gebruikt voor het genereren van codesleutel en `.pleister`-bestanden. Het `.lapjes`-bestand wordt hier besproken

Vanuit het gezichtspunt van de codetabel, bevindt de code voor klm zich op twee paden

- Voor de productie van een loopbrug en een pleister:

`satori/target-n9000-gdb/bitbake_building/tmp/work/n9000_gdb-wrs-linux/`

- Feitelijke `c` en `.h` bestanden die gebruikt worden in binaire/sdk-gebouwen

`satori/meta-cisco-nxos/recepten-kernel/meta-cisco-nxos`

Op het bovenstaande pad krijg je twee telefoongidsen

A. `cisco-klm` —> Dit omvat alle klm die gebruikt worden in modulaire en vaste frettta systemen.

B. `cisco-klm-zermatt` —> Dit bestrijkt alle klm die alleen gebruikt worden in vaste fretta systemen zoals `klm_iofpga`.

Hoe de wijzigingen voor verschillende klompen aan te brengen en het te compileerd te krijgen?

Wijzigingen aanbrengen voor `klm_iofpga` is heel eenvoudig. Ga gewoon naar dit pad en begin met het aanbrengen van wijzigingen in `.c` of `.h` bestand waarin u geïnteresseerd bent.

`satori/target-n9000-gdb/bitbake_building/tmp/work/n9000_gdb-wrs-linux/cisco-klm-zermatt/0,1-r0/klm_iofpga`

Het maken van wijzigingen voor alle andere klm(en) is een beetje moeilijk. Zoals hierboven is uitgelegd, moet u naar de lokatie van het tmp gaan, de veranderingen doorvoeren, **het .patch**-bestand genereren (hier wordt uitgelegd hoe u een **.patch**-bestand kunt genereren). Kopieer het **.patch**-bestand naar een bepaalde locatie, voer een ingang voor dit nieuwe **.patch**-bestand in het **.bb**-bestand en start de constructie.

Ga naar de stappen om de wijzigingen aan te brengen.

Stap 1. Ga naar de klm-specifieke map waarin u de wijzigingen wilt aanbrengen. Je vindt alle klemen op deze locatie.

satori/target-n9000-gdb/bitbake_building/tmp/work/n9000_gdb-wrs-linux/cisco-klm/0,1-r0

Stap 2. Gebruik het snelgereedschap om de wijzigingen aan te brengen, zodat het **.patch**bestand gegenereerd kan worden. Let op, hier werkt **acme diff** niet, dus u moet het quilt gereedschap gebruiken om het **patch**bestand te genereren.

Stap 3. Instellen van de alias van het quilt-gereedschap

CD satori/target-n9000-gdb/bitbake_building/tmp/working/n9000_gdb-wrs-linux/cisco-klm/0,1-r0

alias quilt=/nobackup/rpanday/kernel-wr7/satori/target-n9000-gdb/bitbake_building/tmp/sysroots/x86_64-linux/usr/bin/quilt

Stop nieuwe patch_file.patch —> Instruct Quilt om een nieuw **.patch**-bestand met de naam **patch_file.patch** toe te wijzen.

Kantel top —> Deze opdracht vertelt ons dat **patch_file.patch** bovenop de quilt stapel staat en klaar is om te worden bewerkt.

U kunt de fout in klm_obfl/obfl_dc3.c bewerken om de fout in **klm_obfl/obfl_dc3.c** op te nemen. Nadat deze opdracht is uitgevoerd, is **obfl_dc3.c** open en klaar voor bewerking. Schrijf en vertrek nadat de bewerking is voltooid.

Quilt verfrissen —> Deze opdracht neemt het verschil met het bewerkte bestand **klm_obfl/obfl_dc3.c** en zet het in **patch_file.patch**. Open het bestand in **vi** om hetzelfde te controleren.

Stap 4. Zodra het **patch**bestand **patch_file.patch** is gegenereerd, kopieert u het naar dit pad.

CP patches/patch_file.patch/back-up/panday/ker-wr7/atori/meta-cisco-nxos/recipes-kernel/cisco-klm/files

Stap 5. Voer een bestand in in het **.bb**-bestand voor dit nieuwe **.patch**bestand. Het **bb**-bestand bevindt zich op deze locatie.

/nobackup/rpanday/kernel-wr7/satori/meta-cisco-nxos/recipes-kernel/cisco-klm/cisco-klm_0.1.bb

Vaste kaarten voor Fretta - HW en FPGA - specificaties

PID	Naam engineering	Kaarttype	HW Spec	IOFPGA-toespraak
-----	------------------	-----------	---------	------------------

NCS-5502-SE	ZERMATT	2RU vast	• EDCS-1515475	• EDCS-1026647 • EDCS-1516467 • EDCS-1193041
NCS-5501-SE	TURIN-MX	1RU vast	• EDCS-1497433	• EDCS-1527505 • EDCS-1527506
NCS-5502-S-S-PROTO	ZERMATT-PROTO			
NCS 5502	ZERMATT-CR	2RU vast	• EDCS-1515475	EDCS-1516467 CPU IOFPGA FS: EDCS-1026647 MIFPGA - EDCS - 193041 IOFPGA - EDCS - 1541805 MIFPGA - EDCS-1541804
NCS 5501	TAIHU	1RU vast	EDCS-1530044	
NCS-5501-A2-SE	WINTERFELL			
NCS-5501-A1-SE	OLDCASTLE			
NCS-5501-A1	NCS 550A1-36H-S switch OLDCASTLE			
NCS 550A1-36H-SE-S switch	OLDCASTLE-SE	1RU vast	• EDCS-1563746	• EDCS-1568105 • EDCS-11402862 • EDCS-11556985
NCS 550A1-36H-S switch	OLDCASTLE-CR	1RU vast	• EDCS-1563746	• EDCS-1568105 • EDCS-11402862
N540-X-24Z8Q2C-M router	TORTIN-CONFORL-BOX			
N540-24Z8Q2C-M router	TORTIN-CR			
N540X-ACC-SYS switch	TORTIN-16G-CR			
N540-ACC-SYS	TORTIN-16G			
NCS 5501-HD	N540-24Z8Q2C-M router TORTIN-CR			
NCS-5501-A3	NCS 545A1-24H switch PYKE			
NCS 545A1-24H switch	PYKE	1RU vast	• EDCS-11415948	• EDCS-1568105 EDCS-1026647 • EDCS-1568940
NCS 550A2-MOD-SE-S switch	PEYTO MET TCAM	2RU vast	• EDCS-11601538	• EDCS-11632621 • EDCS-11632622
NC555A2-MOD-SE-H-S switch	PEYTO MET TCAM EN CC	2RU vast	• EDCS-11601538	• EDCS-11632621 • EDCS-11632622
NCS 550A2-MOD-S switch	Peyto NonSE C-temp (TCAM)	2RU vast	• EDCS-11601538	• EDCS-11632621 • EDCS-11632622

NCS 550A2- MOD-HD-S switch	PEYTO ZONDER TCAM	2RU vast	• EDCS- 11601538	• EDCS-11632621 • EDCS-11632622
NCS 550A2- MOD-HX-S switch	PEYTO ZONDER TCAM MET PAPIER CC	2RU vast	• EDCS- 11601538	• EDCS-11632621 • EDCS-11632622
NCS-55A1- 48Q6H	BIFROST-T	1RU vast	• EDCS- 12914104	• EDCS-13259042 • EDCS-15599029 • EDCS-15676955
NCS-55A1- 24Q6H-S router	TURIN-CR	1RU vast	• EDCS- 12909672	• EDCS-13259042 • EDCS-15599029 • EDCS-15676955
NCS-55A1- 24Q6H-S switch	TURIN-CR			