

# Que sont les « Overruns » sur une interface série ?

## Contenu

[Introduction](#)

[Quels sont les dépassements sur une interface série ?](#)

[Informations connexes](#)

## Introduction

Ce document explique les dépassements sur une interface série.

### Q. Quels sont les dépassements sur une interface série ?

A. Les dépassements apparaissent dans la sortie de la commande **show interface Serial 0** lorsque le matériel du récepteur série ne peut pas remettre les données reçues à un tampon matériel, car le débit d'entrée dépasse la capacité du récepteur à gérer les données.

Cela se produit en raison d'une limitation du matériel. Des dépassements se produisent lorsque la mémoire tampon interne FIFO (First In, First Out) de la puce est pleine, mais tente toujours de gérer le trafic entrant. La puce du contrôleur série a un FIFO interne limité.

Certaines puces, par exemple, n'ont que 256 octets d'espace tampon. Les données du réseau sont reçues dans la mémoire tampon, c'est pourquoi la puce tente de déplacer les données de la mémoire tampon vers la mémoire partagée du routeur que le processeur doit traiter. Si la puce ne parvient pas à déplacer les données de sa mémoire tampon FIFO interne vers la mémoire partagée plus rapidement que le débit auquel les données sont reçues sur l'interface, alors la mémoire tampon FIFO interne est pleine, les données entrantes sont abandonnées et le compteur de dépassement est incrémenté.

## [Informations connexes](#)

- [Support et documentation techniques - Cisco Systems](#)